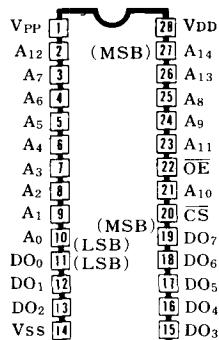


27256

型 名	社 名	温度範囲 (℃)	スイッチング特性					電 源		入 力			出力/測定電流				備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	TOH max (ns)	TOE max (ns)	TOD max (ns)	VDD (V)	I DD/STANDBY (mA)	VIL max (V)	VIH min (V)	CI max (pF)	VOL/I VOL max (V/μA)	VOH/I VOH min (V/μA)	Co max (pF)		
AT27256-15	ATMEL	0~70	150	150		70	50	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
AT27256-17	ATMEL	0~70	170	170		70	50	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
AT27256-20	ATMEL	0~70	200	200		75	55	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
AT27256-25	ATMEL	0~70	250	250		100	60	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256	AMD	0~70	250	250		100	60	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-1	AMD	0~70	170	170		75	60	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-15	AMD	0~70	170	170		75	60	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-2	AMD	0~70	200	200		75	60	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-20	AMD	0~70	200	200		75	60	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-25	AMD	0~70	250	250		100	60	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-3	AMD	0~70	300	300		120	105	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-30	AMD	0~70	300	300		120	105	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-4	AMD	0~70	450	450		150	130	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
Am27256-45	AMD	0~70	450	450		150	130	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
C27256	INTEL	0~70	250	250		100	60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
C27256-25	INTEL	0~70	250	250		100	60	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
C27256-3	INTEL	0~70	300	300		120	105	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
C27256-30	INTEL	0~70	300	300		120	105	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
C27256-4	INTEL	0~70	450	450		150	130	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
C27256-45	INTEL	0~70	450	450		150	130	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
D27256	INTEL	0~70	250	250		100	60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
D27256-2	INTEL	0~70	200	200		75	55	4.75~5.25	125/50	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
D27256-25	INTEL	0~70	250	250		100	60	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
D27256-3	INTEL	0~70	300	300		120	105	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
D27256-30	INTEL	0~70	300	300		120	105	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
D27256-5	INTEL	0~70	250	250		100	60	4.75~5.25	125/50	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
HN27256G-25	HITACHI	0~70	250	250		100	60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
HN27256G-30	HITACHI	0~70	300	300		120	105	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MSL27256K	MITSUBISHI	0~70	250	250		100	60	4.75~5.25	80/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MSL27256K-2	MITSUBISHI	0~70	200	200		75	60	4.75~5.25	80/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MSL27256K-3	MITSUBISHI	0~70	300	300		120	105	4.75~5.25	80/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MSL27256K-1	MITSUBISHI	-40~85	250	250		100	60	4.75~5.25	80/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MBM27256-17	FUJITSU	0~70	170	170		75	60	4.75~5.25	100/40	0.8	2	6	0.45/2.1	2.4/0.4	12		
MBM27256-20	FUJITSU	0~70	200	200		75	60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MBM27256-25	FUJITSU	0~70	250	250		100	60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MBM27256-25X	FUJITSU	-40~85	250	250		100	60	4.5~5.5	120/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MBM27256-20	FUJITSU	0~70	200	200		75	60	4.75~5.25	100/40	0.8	2	6	0.45/2.1	2.4/0.4	12		
MBM27256-30	FUJITSU	0~70	300	300		120	105	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MBM27256-30W	FUJITSU	-55~125	300	300		120	105	4.5~5.5	120/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
MBM27256-30X	FUJITSU	-40~85	300	300		120	105	4.5~5.5	120/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12		
TMN27256D1-15	TOSHIBA	-40~85	150	150		70		4.75~5.25	120/25	0.8	2.2	6	0.4/2.1	2.4/0.4	12		
TMN27256D1-20	TOSHIBA	-40~85	200	200		70		4.75~5.25	120/25	0.8	2.2	6	0.4/2.1	2.4/0.4	12		

256K nMOS UV-EPROM (32,768×8) 28PIN

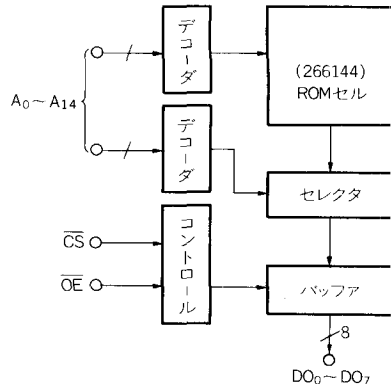
◆ピン接続



◆特徴

- 入出力はすべて TTL コンパチブル。
- データ出力 DO は 3 ステート。
- Pin 27 をのぞき i27128 ビン コンパチブル。
- チップセレクトは 1 本で出力イネーブルあり。
- スタンバイモードあり。

◆ブロック図

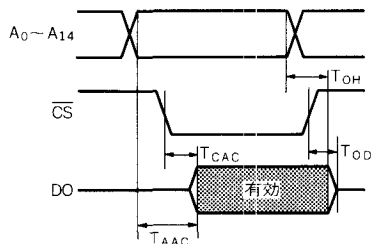


◆電源

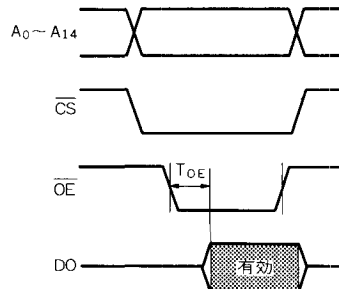
VDD : +5V Pin 28
VSS (GND) Pin 14

◆波形

● READ ($\overline{OE} = L$)



● READ ($\overline{CS} = L$)



◆動作表

入 力		DO	動 作
CS	OE		
H	X	High-Z	Stand by
L	H	High-Z	Operating
L	L	DO	Operating