

原寸大

I/O接続4bitリアルタイムクロックモジュール

TC-58321/58323

- ●水晶振動子内蔵で無調整、合理化可能 ●時刻(時、分、秒)、カレンダ(年、月、日、曜日)のカウ ンタ内蔵

- ●12H/24Hの切替および、うるう年自動設定 ●基準信号の出力、1024Hz、1秒、60秒、1時間の設定可能 ●カウンタのスタート、ストップおよび、リセット機能付 ●DATAは4btt双方向性バスラインを使用し、メモリ方式で 書き込み読み出しを実行 ●C-MOS ICで低消費電流、
- バックアップ機能付
- ●MSM58321RSとpinおよび機能コンパチブル

■仕 様 (特性)

絶対最大定格

項 目	記号	条 件	仕 様	単位
電源電圧	V _{DD}	Ta=25°C	-0.3~+6.5	· \/
入力電圧	V1/0	Ta=25°C	-0.3~Vdd+0.3	\ \
保存温度	Tstg		-55~+85	°C
ハンダ付け条件	け条件 Tsol		260°C以下×10秒以内 (パッケージ部150°C以下)
ハング的が末円	TSOL	RTC-58323	260°C以下×10秒以内×2回 または230°C以下×3分のいず	

動作条件

項 目	記号	条件	せ 様	単位
電源電圧	V_{DD}		4.5~5.5	V
動作温度	Topr	RTC-58321	-10~+70	°C
到 IF 温 皮	IOPR	RTC-58323	-30~+85	
データ保持電圧	V _{DH}		2.2~5.5	V
CSıデータ保持時間	t CDR	データ保持		,,,
動作回復時間	tR	タイミング参照	0 min.	μs

周波数特性・消費電流特性

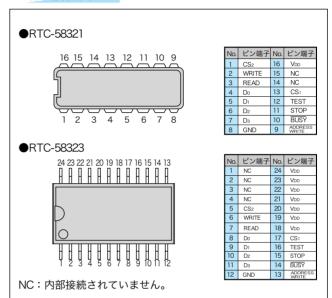
項 目	記号	条	件	仕	様	単位
		Ta=25°C	58321A	±.	10	
周波数精度	$\Delta {\sf f}/{\sf f}{\sf o}$		58321B	±!	50	ppm
		$V_{DD} = 5 V$	58323	5 ±	20	PPIII
周波数温度特性		-10°C∼+70	°C (25°C基準)	+10/	- 120	
エージング量	fa	Ta=25°C,VD	o=5V,初年度	±5r	max.	ppm/年
耐衝擊性	S.R.		回または3000G ine Wave×3方向	±10r	max.	ppm
消費電流	I _{DD1}	$V_{DD} = 5 V$	$CS_1 = 0 V$	40m	nax.	,, _A
/ 月 电 //	I _{DD2}	$V_{DD} = 3 V$	$CS_1 = 0 V$	20m	пах.	μΑ

電気的特性

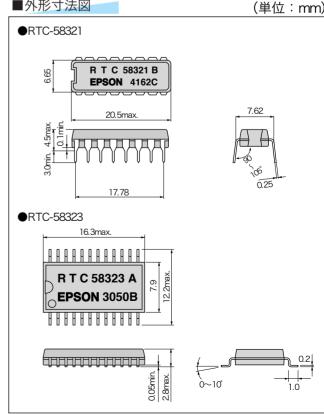
項 目	記号	条件	Min.	Тур.	Max.	単位	適用端子
"H"入力電圧	VIH1		3.6				CS ₁ 以外の入力
"H"入力電圧	V _{IH2}		V _{DD} −0.5			\ _{\/}	CS ₁
"L"入力電圧	VIL			_	0.8	ľ	
"L"出力電圧	Vol	$I_{OL}=1.6mA$			0.4		
"L"出力電流	loL	Vol=0.4V	1.6		_	mΑ	
"H"入力電流	Іін	V _{IH} = 5 V	10	30	80		Do∼D₃
"L"入力電流	lı∟	VIL= 0 V			— 1	μА	以外の入力
入力リーク電流	Ішн	V₁₁ = 5 V		_	1	μ	Do∼D₃
入力OFFリーク電流	ILIL	VIL= 0 V			— 1		
入力容量	C ₁	入力周波数 1 MHz		5	_	рF	入力端子
発振開始時間	t osc	V _{DD} =5∨ Ta=25°C		1.5	3.0	S	BUSY出力

※特記なき場合、特性値は動作温度、動作電圧範囲内での規格です。

■端子接続図



■外形寸法図 (単位:mm)



■レジスタテーブル

ア	Дз	D-	Dı	D-	L						
۲	D 3	D ₂	וטו	Do	レジュタ	Dз	D ₂	D1	Do	カウント値	付記
ス	Аз	A 2	Αı	Αo	え名 夕称						
0	0	0	0	0	Sı	S ₈	S ₄	S2	Sı	0~9	1 秒桁レジスタ
1	0	0	0	1	S ₁₀	*	S40	S ₂₀	S10	0~5	10秒桁レジスタ
2	0	0	1	0	M_1	mi ₈	mi4	mi ₂	mi ı	0~9	1分桁レジスタ
3	0	0	1	1	M 10	*	mi ₄₀	mi ₂₀	mi 10	$0\sim5$	10分桁レジスタ
4	0	1	0	0	Hı	h ₈	h4	h ₂	h ₁	0~9	1時桁レジスタ
5	0	1	0	1	H10	24/12	PM/AM	h ₂₀	h 10	0~2 又は0~1	10時桁レジスタ
6	0	1	1	0	W	*	W4	W2	W 1	0~6	週レ ジ ス タ
7	0	1	1	1	D_1	d ₈	d ₄	d_2	d ₁	0~9	1日桁レジスタ
8	1	0	0	0	D ₁₀	閏年セ	レクト	d 20	d 10	0~3	10日桁レジスタ
9	1	0	0	1	MO 1	mo ₈	mo ₄	mo ₂	mo ₁	0~9	1月桁レジスタ
Α	1	0	1	0	MO10		*		mo 10	0~1	10月桁レジスタ
В	1	0	1	1	Y 1	y 8	y 4	y 2	y 1	0~9	1年桁レジスタ
С	1	1	0	0	Y ₁₀	y 80	y 40	y 20	y 10	0~9	10年桁レジスタ
D	1	1	0	1			*	<			リセットレジスタ
Е	1	1	1	0		1 n±88	1./	7 14	100411		+**====
F	1	1	1	1		1 時間	1分	1秒	1024Hz		基準信号レジスタ

■スイッチング特性

■WRITE & READ#- K

WRITE & READT-	1			(V _{DD} =	$5V \pm 0.5V$
項目	記号	Min.	Тур.	Max.	単位
CSセットアップ時間	tcs	0			
アドレスセットアップ時間	tas				
アドレスライトパルス巾	taw	0.5			
アドレスホールド時間	t ah	0.1			
データセットアップ時間	t os	0			
ライトパルス巾	tww	2	_		μs
データホールド時間	t DH	0			
リードインヒビット時間	trı				
リードアクセス時間	t ra			*	
リード ディレイ 時 間	too	_		1	
CSホ ー ル ド 時 間	tсн	0		_	

※ $t_{A}=1\mu S+C\times R\times$ Λn $\frac{V_{DD}}{(V_{DD}-V_{F})}R:$ \mathcal{D} $\mathcal{D$

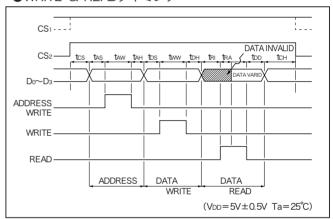
●補 足

0= "L" レベル 1= "H" レベル

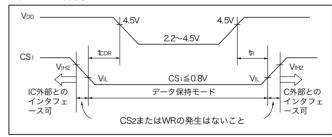
• III3 /C				0	_	. 0.00 1-	11 0 70		
項 目		説				明			
*印	書き込み可能	なります。							
24/12	"1" = 24 時間計, "0" = 12 時間計 "1" = PM、"0" = AM 24時間計の時は、本ビット=								
PM/AM									
		うるう年のセレクト用。IC内部で年の下2桁を4で							
	割りその時	暦		Dз	D ₂	年/4の余り	閏年の例		
 10日桁のD ₃ •D ₂	の余りでセ レクトする。	西	暦	0	0	0	96,00,04		
10Д 111 07 03 02		予	備	0	1	3			
		予	備	1	0	2			
		予	備	1	1	1			
リセットレジスタ	1/2 ¹⁵ 分周段後5段分とBUSY回路をリセットします。 ADDRESS LATCHに "D" をラッチしWRITE = "H" にすると リセットがかかります。リセットの実行後は直に "D" 以外 のレジスタを選択して下さい。								
基準信号レジスタ	ADDRESS LA "H" にすると					は "F" をラッ 号が出力され			

- 注)・時計として有り得ないデータ設定は、計時ミスの原因になりますので設定し ないでください。
 - ・BUSY中(1秒毎に1回)にSTOPを1回以上変化させないでください。

●WRITE & READタイミング



●データ保持タイミング



■回路構成図

