

VEC2305 — PチャネルMOS形シリコン電界効果トランジスタ 汎用スイッチングデバイス

特長

- ・ロードスイッチ、DC / DC コンバータ用。
- ・1.8V 駆動。
- ・PチャネルMOS形電界効果トランジスタ(MCH3319)を1パッケージに2素子内蔵した複合タイプであり、高密度実装が可能である。

絶対最大定格 Absolute Maximum Ratings / Ta=25

項目	記号	条件	定格値	unit
ドレイン・ソース電圧	V _{DSS}		- 12	V
ゲート・ソース電圧	V _{GSS}		± 8	V
ドレイン電流 (DC)	I _D		- 2.5	A
ドレイン電流 (パルス)	I _{DP}	PW 10μs, duty cycle 1%	- 10	A
許容損失	P _D	セラミック基板(900mm ² × 0.8mm)装着時 1unit	0.9	W
全損失	P _T	セラミック基板(900mm ² × 0.8mm)装着時	1.0	W
チャネル温度	T _{ch}		150	
保存周囲温度	T _{stg}		- 55 ~ + 150	

電気的特性 Electrical Characteristics / Ta=25

項目	記号	条件	定格値			unit
			min	typ	max	
ドレイン・ソース降伏電圧	V(BR) _{DSS}	I _D = - 1mA, V _{GS} =0	- 12			V
ドレイン・ソースシャ断電流	I _{DSS}	V _D = - 12V, V _{GS} =0			- 10	μA
ゲート・ソースもれ電流	I _{GSS}	V _{GS} = ± 6.4V, V _D =0			± 10	μA
ゲート・ソースシャ断電圧	V _{GS(off)}	V _D = - 6V, I _D = - 1mA	- 0.3		- 1.0	V
順伝達アドミタンス	y _{fs}	V _D = - 6V, I _D = - 1.5A	2.7	4.5		S
ドレイン・ソース間オン抵抗	R _{DS(on)1}	I _D = - 1.5A, V _{GS} = - 4.5V		87	115	mΩ
	R _{DS(on)2}	I _D = - 0.8A, V _{GS} = - 2.5V		122	172	mΩ
	R _{DS(on)3}	I _D = - 0.4A, V _{GS} = - 1.8V		162	275	mΩ
入力容量	C _{iss}	V _D = - 6V, f=1MHz		450		pF
出力容量	C _{oss}	V _D = - 6V, f=1MHz		100		pF
帰還容量	C _{rss}	V _D = - 6V, f=1MHz		85		pF
ターンオン遅延時間	t _{d(on)}	指定回路において		15		ns
立ち上がり時間	t _r	指定回路において		75		ns
ターンオフ遅延時間	t _{d(off)}	指定回路において		64		ns
下降時間	t _f	指定回路において		50		ns

単体品名表示 : BW

次ページへ続く。

- 本書記載の製品は、極めて高度の信頼性を要する用途(生命維持装置、航空機のコントロールシステム等、多大な人的・物的損害を及ぼす恐れのある用途)に対応する仕様にはなっておりません。そのような場合には、あらかじめ三洋電機販売窓口までご相談下さい。
- 本書記載の規格値(最大定格、動作条件範囲等)を瞬時たりとも越えて使用し、その結果発生した機器の欠陥について、弊社は責任を負いません。

VEC2305

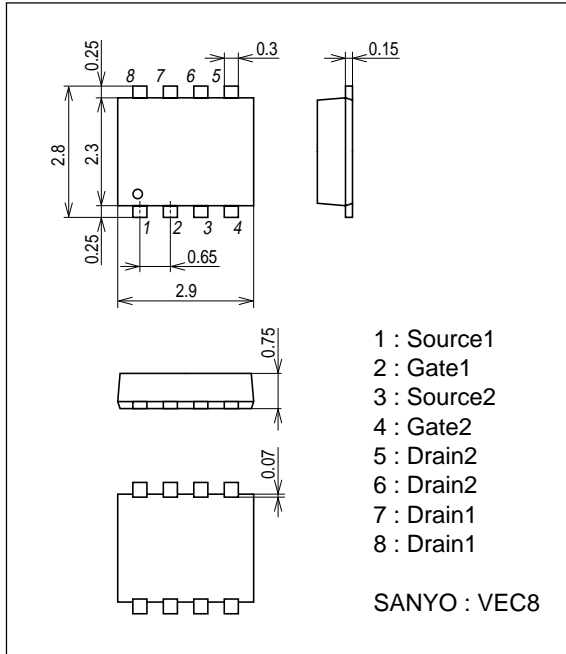
前ページより続く。

項目	記号	条件	定格値			unit
			min	typ	max	
総ゲート電荷量	Qg	VDS= - 6V, VGS= - 4.5V, ID= - 2.5A		6.5		nC
ゲート・ソース電荷量	Qgs	VDS= - 6V, VGS= - 4.5V, ID= - 2.5A		0.8		nC
ゲート・ドレイン電荷量	Qgd	VDS= - 6V, VGS= - 4.5V, ID= - 2.5A		2.0		nC
ダイオード順電圧	VSD	IS= - 2.5A, VGS=0		- 0.85	- 1.5	V

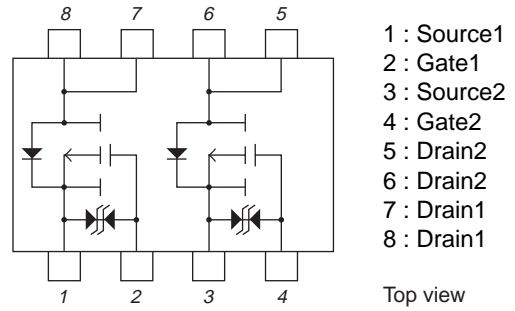
外形図

unit : mm

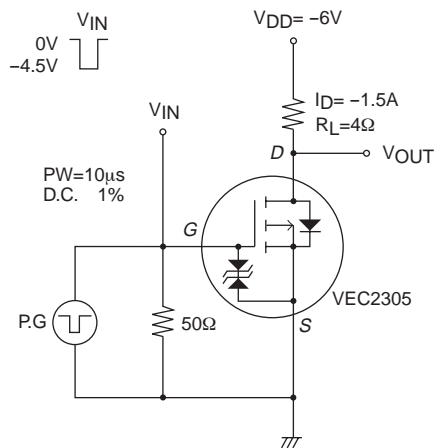
2227A



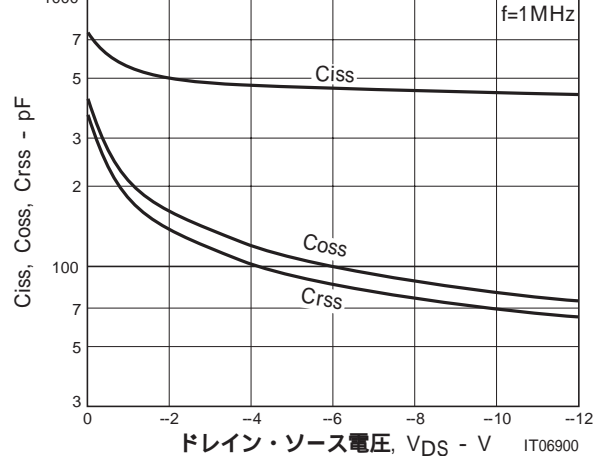
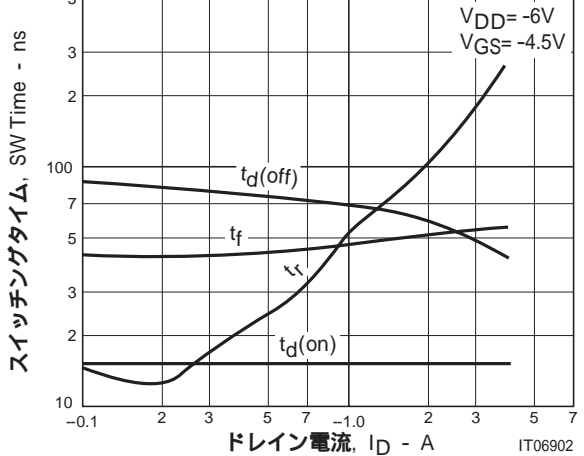
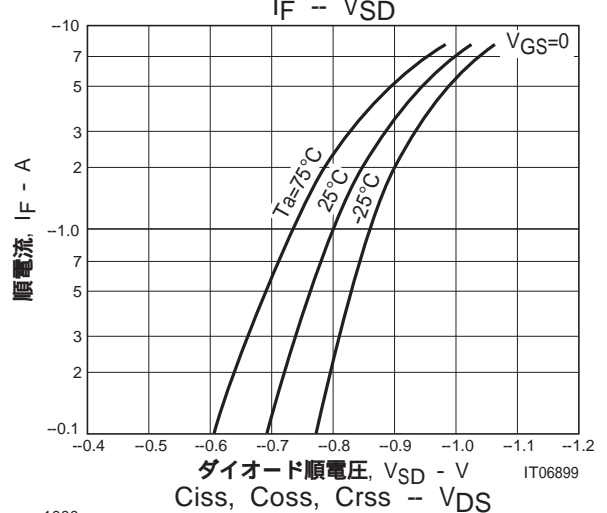
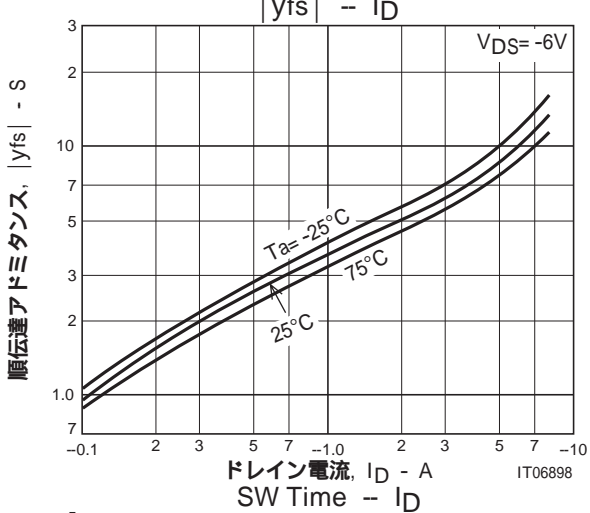
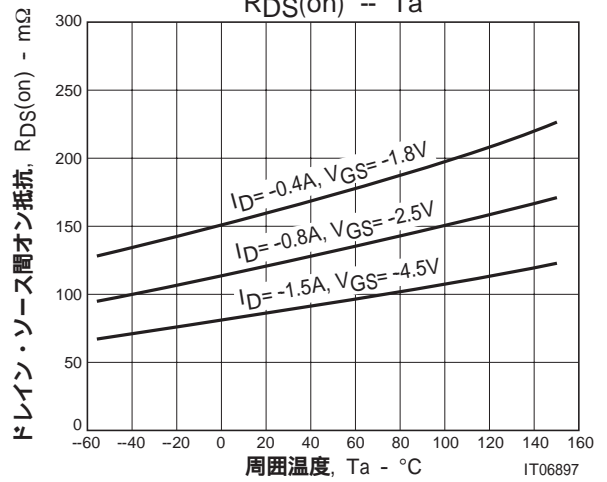
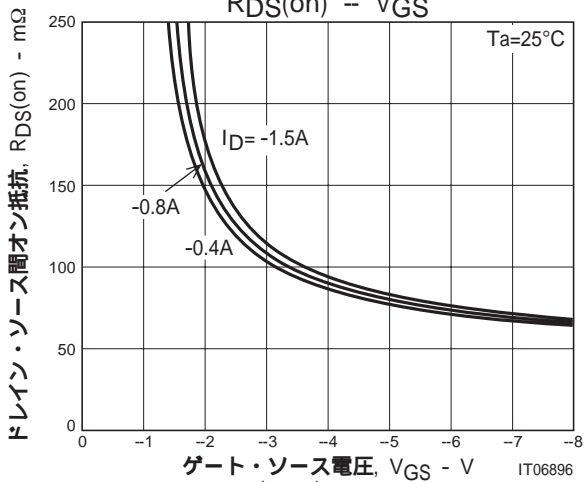
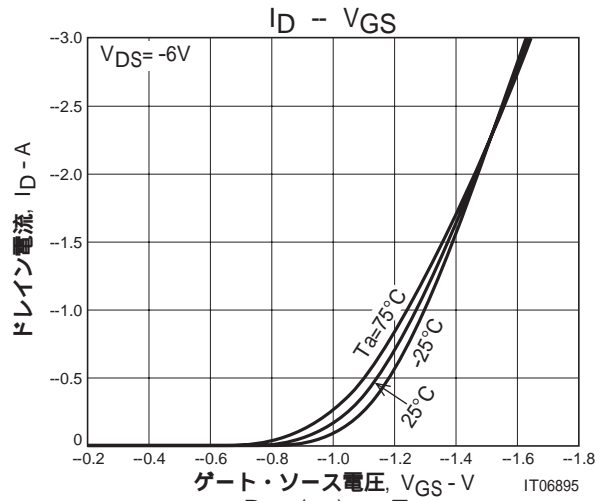
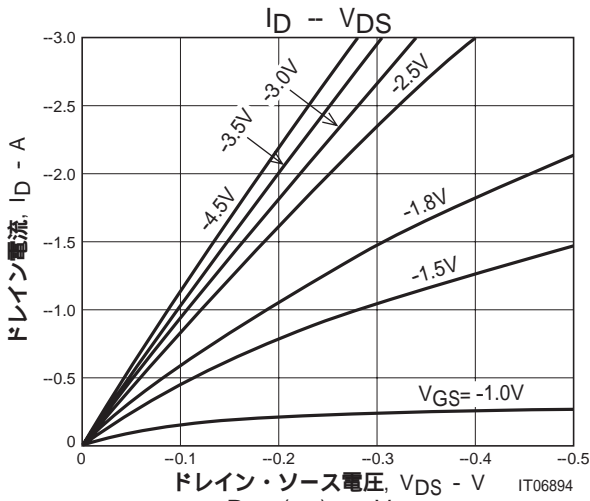
電気的接続図

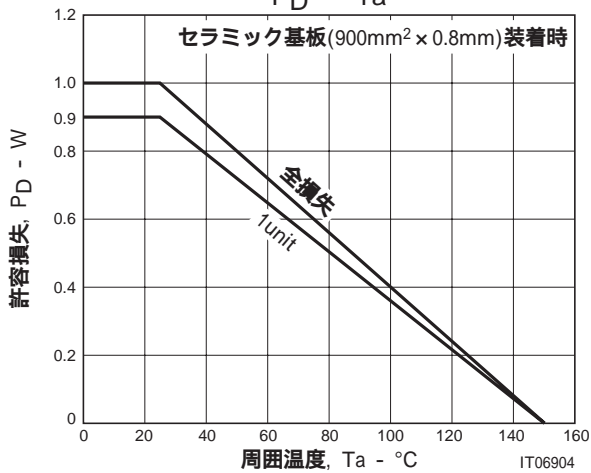
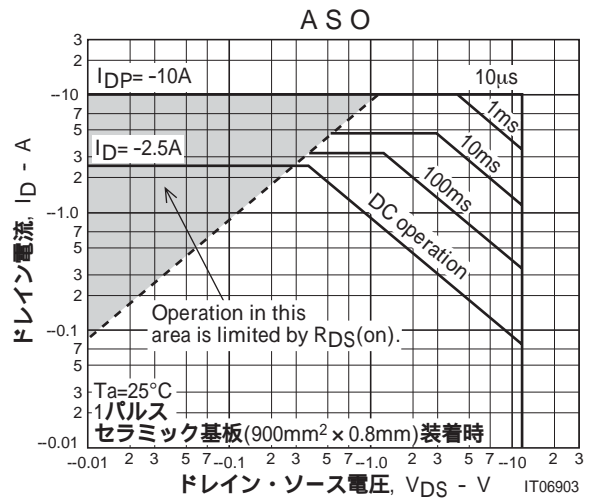
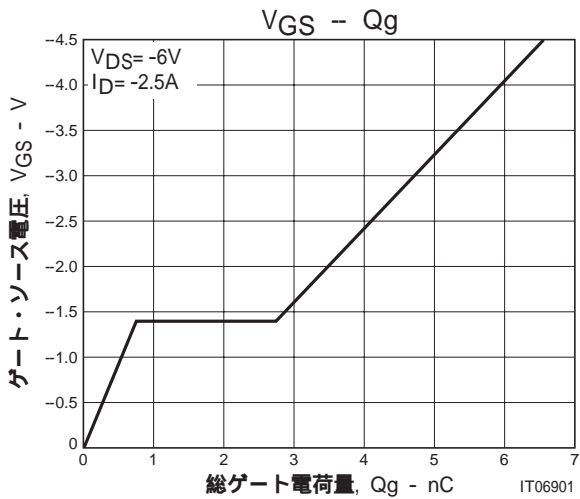


スイッチングタイム測定回路図



VEC2305





- 本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。
- 弊社は、高品質・高信頼性の製品を供給することに努めております。しかし、半導体製品はある確率で故障が生じてしまいます。この故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- 本書記載の製品が、外国為替及び外国貿易法に定める規制貨物（役務を含む）に該当する場合、輸出する際に同法に基づく輸出許可が必要です。
- 弊社の承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- この資料の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。