

BU2763S BU2763F

AFC 用カラー信号処理 Color Signal Processor for AFCs

7-77-21

BU2763S, BU2763F は、AFC 用カラー信号処理 CMOS LSI です。APC 用カラー信号処理 LSI, BA7266S/F, BA7267S/F と組み合わせることにより、VHS 方式 VTR の色信号処理ができます。

ロータリ回路、サイドロック検出回路、モノマルチ回路、DPLL 回路、PHASE COMP 回路、フィールド PAL 回路から構成されています。

NTSC 記録時には、ビデオカラー信号 (f_C) を低域周波数 ($40f_H$) に変換し、APC ループにより水晶発振信号 (CRYSTAL VCO) とカラーバースト信号を位相同期させ、AFC ループにより VCO の発振周波数を低域周波数 ($40f_H$) の8倍にロックします。

NTSC 再生時には、低域周波数 ($40f_H$) に変換されたカラー信号を、もとの色副搬送波周波数 (f_{SC}) のビデオカラー信号に変換します。このとき、カラーバースト信号は、APC ループにより水晶発振信号 (CRYSTAL OSC) に位相同期させ、サイドロック検出回路により VCO の発振周波数を低域周波数 ($40f_H$) の8倍付近にロックします。

PAL 時には、NTSC の低域周波数を $40 (1/8) f_H$ とした場合と同じです。再生時は、APC ループのみでジッタ補正をしているため、バーストが 1H ごとに ± 45 振れます。これを防ぐためにバースト補正回路により VCO の周波数を補正しています。

疑似 SECAM 時には、低域周波数は $40 (1/8) f_H$ です。また、周波数変換のための局部発振周波数は、AFC ループによりロックしています。

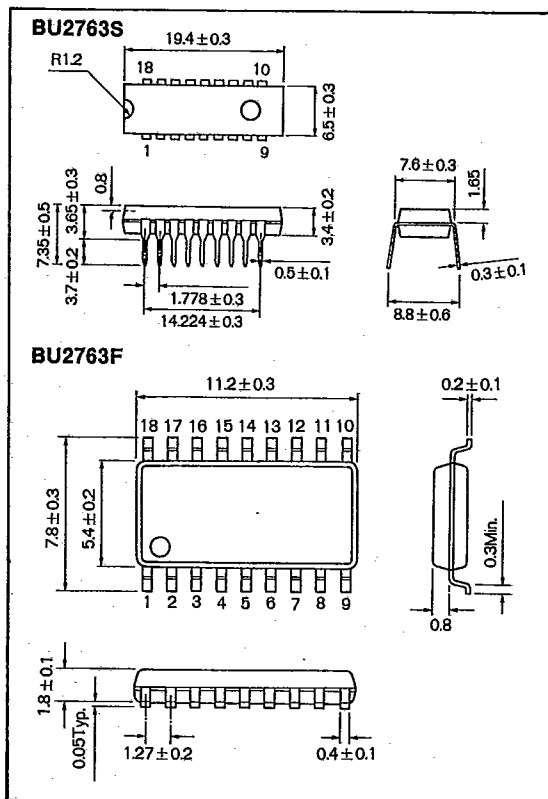
BU2763F と BA7266F 又は BA7267F とを組み合わせたハイブリッド IC も用意しています。

BU2763S, BU2763F are AFC color signal processing CMOS LSI. It can process color signals of VHS type VTR by combining APC color signal processing LSI BA7266S/F or BA7267S/F. Each IC consists of a rotary circuit, side lock detecting circuit, monomulti circuit, DPLL circuit, PHASE COMP circuit and a field PAL circuit.

● 特長

- 1) NTSC, PAL, 疑似 SECAM の3方式に対応できる。
- 2) デジタル PLL で位相同期された HP (水平同期パルス) が得られる。

● 外形寸法図/Dimensions (Unit : mm)



- 3) 消費電流が少ない ($I_{DD}=3mA(Typ.)$).
- 4) 外付け部品点数が少ない。

● Features

- 1) Applicable to 3 systems of NTSC, PAL and pseudo SECAM.
- 2) HP (horizontal synchronous pulse), phase synchronized by digital PLL, is obtained.
- 3) Less current consumption.
- 4) Less number of external devices.

● 用途

VTR

● Applications

VTR

● 電気的特性 / Electrical Characteristics (Unless otherwise noted, $T_a=25^{\circ}\text{C}$, $V_{DD}=5.0\text{V}$)

Parameter	Symbol	Min.	Typ.	Max.	Unit	Conditions
消費電流	I_{DD}	—	30	—	mA	無負荷時
VCO 入力周波数(NTSC)	f_{VCO}	—	5.03	—	MHz	—
VCO 入力周波数(PAL)	f_{VCO}	—	5.02	—	MHz	—
VCO 入力振幅	V_{VCO}	0.3	0.5	—	V _{p-p}	正弦波入力, $C=1000\text{pF}$
〈入力端子 1〉(PGI, SYNG)						
ハイレベル入力電圧	V_{IH1}	3.5	—	V_{DD}	V	—
ローレベル入力電圧	V_{IL1}	V_{SS}	—	1.5	V	—
〈入力端子 2〉(SCM, PN, NREC, BERR, TPB)						
ハイレベル入力電圧	V_{IH2}	3.5	—	V_{DD}	V	—
ローレベル入力電圧	V_{IL2}	V_{SS}	—	1.5	V	—
入力電流	$I_{1/2}$	—	—	300	μA	$V_{IN}=5\text{V}$
〈入力端子 3〉(NCLR)						
ハイレベル入力電圧	V_{IH3}	3.5	—	V_{DD}	V	—
ローレベル入力電圧	V_{IL3}	V_{SS}	—	1.5	V	—
入力電流	$I_{1/3}$	—	—	-300	μA	$V_{IN}=0$
〈出力端子 1〉(HP, PSSC)						
ハイレベル出力電流	I_{OH1}	-0.5	—	—	mA	$V_{OH}=3.5\text{V}$
ローレベル出力電流	I_{OL1}	0.5	—	—	mA	$V_{OL}=1.5\text{V}$
〈出力端子 2〉(LOC, PCO, BADI, BGP)						
ハイレベル出力電流	I_{OH2}	-2.5	-5.0	—	mA	$V_{OH}=2.5\text{V}$
ローレベル出力電流	I_{OL2}	2.5	5.0	—	mA	$V_{OL}=2.5\text{V}$
出力リーク電流	I_{LO2}	—	—	± 5	μA	$V_{OUT}=5\text{V}, 0\text{V}, \text{High Impedance}$
〈出力端子 3〉(FSI)						
ハイレベル出力電流	I_{OH3}	-0.5	-5.0	—	mA	$V_{OH}=4.3\text{V}$
ローレベル出力電流	I_{OL3}	0.5	5.0	—	mA	$V_{OL}=0.7\text{V}$
〈PSSC 端子〉						
基本波成分(f_s)ピーク値— 2次高調成分($2f_s$)ピーク値	—	—	—	-40	dB	SECAM MODE

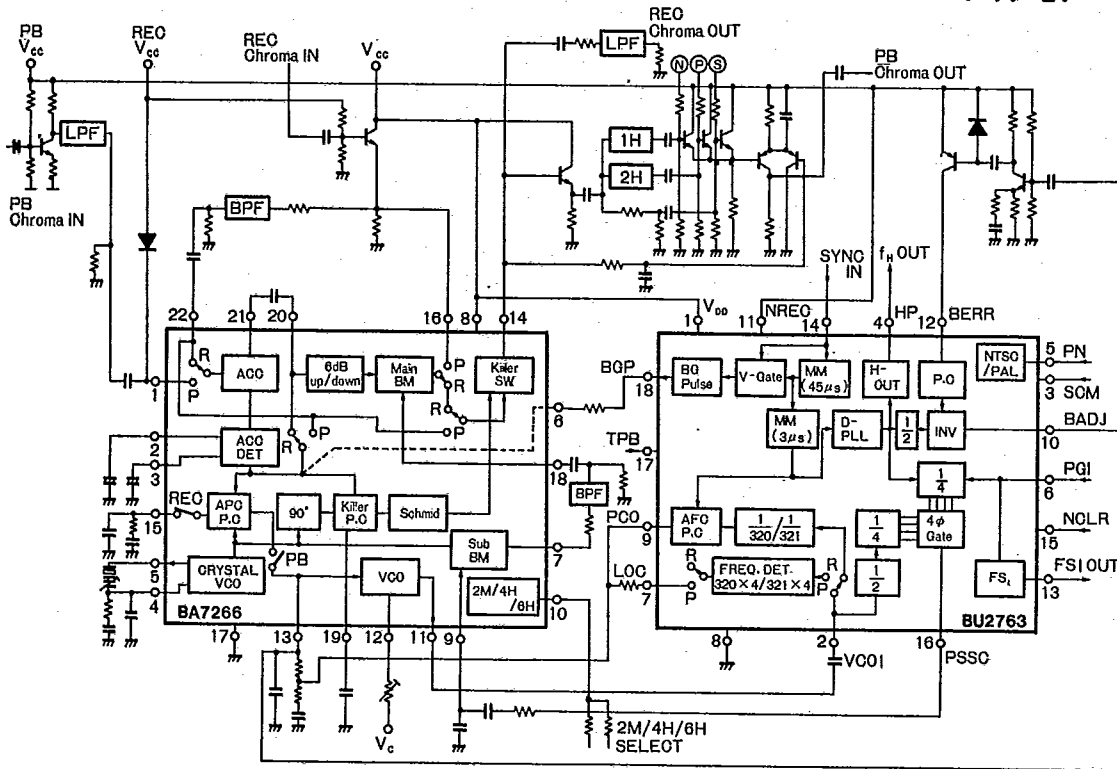


Fig.1

VTR用



ビデオ信号処理