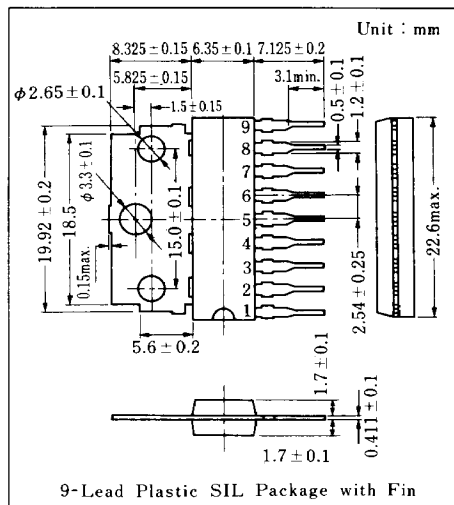


4.2 W 低周波電力增幅回路／4.2 W Audio Power Amplifier Circuit

AN7130 はポータブルラジオ、ラジオカセットなどの低周波電力増幅用半導体集積回路です。使用電源電圧範囲が広く (6~16 V)、安定した動作が得られます。さらに、パッケージは 9 ピン SIL のためセットのコンパクト化、高効率が可能です。

- 自動動作点安定回路内蔵
- 低雑音
- 周波数特性可変
- フィン付9ピンプラスチック SIL パッケージ

- Incorporating automatic operating point stabilizer
- Low noise
- Variable frequency characteristics
- 9-lead single-in-line plastic package with fin

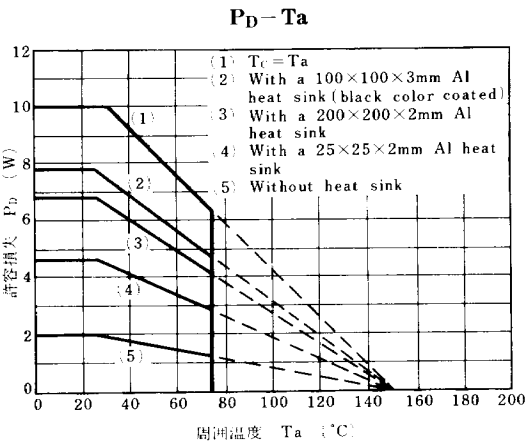


■ 絶対最大定格／Absolute Maximum Ratings (Ta = 25°C)

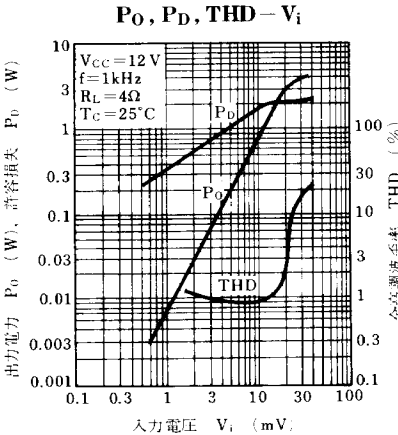
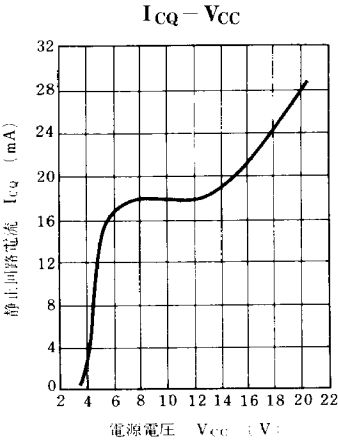
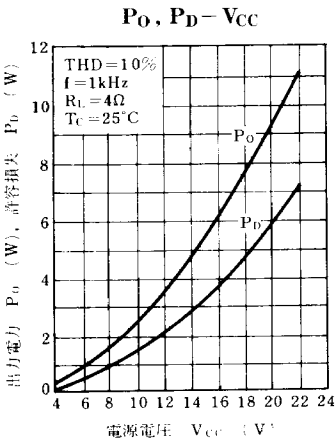
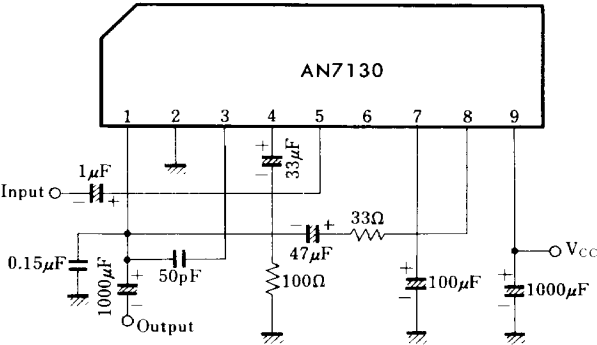
Item	Symbol	Rating	Unit
電源電圧	V _{CC}	18	V
電源電流	I _{CC}	3	A
許容損失 (Ta = 30°C)	P _D	10	W
動作周囲温度	T _{opr}	-30 ~ +75	°C
保存温度	T _{stg}	-40 ~ +150	°C

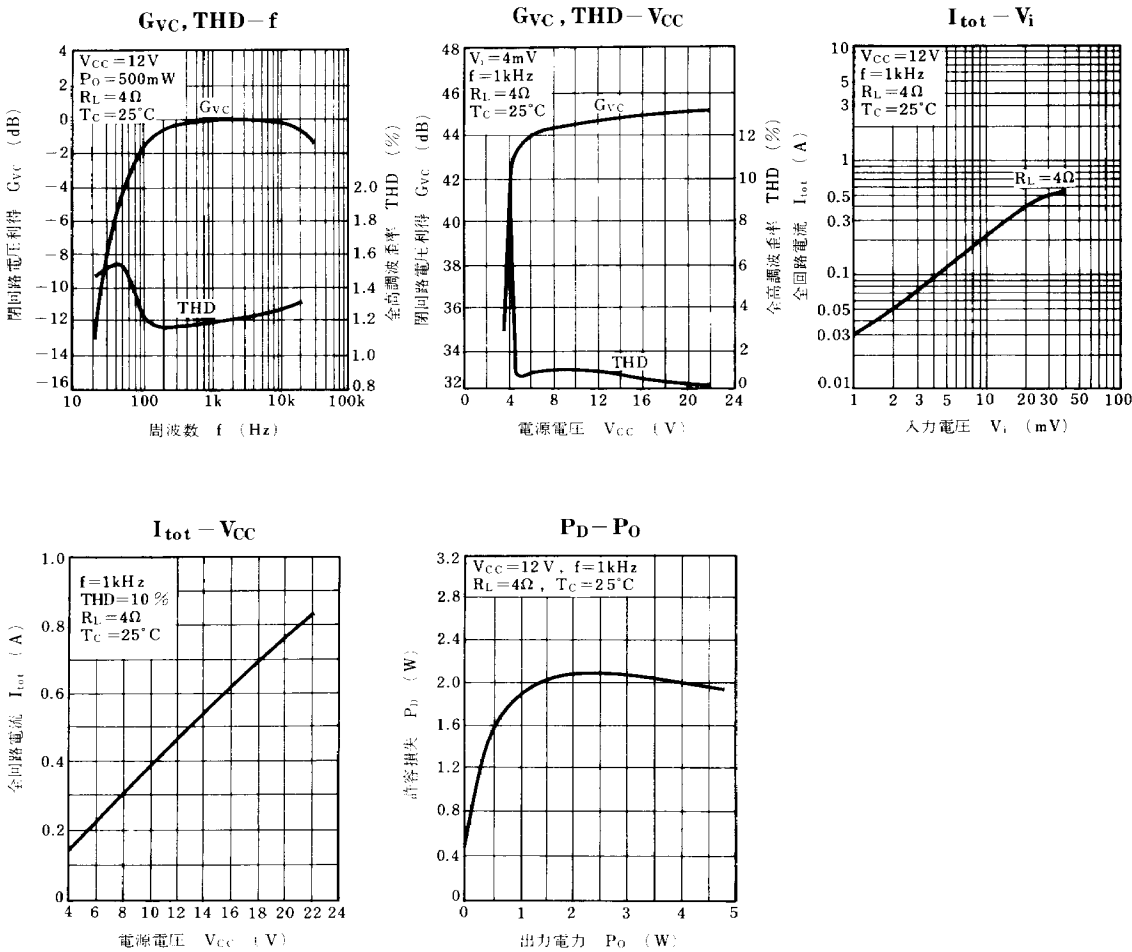
■ 電気的特性／Electrical Characteristics (V_{CC} = 13.2 V, R_L = 4 Ω, f = 1 kHz, Ta = 25°C)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
静止回路電流	I _{CQ}	1	V _i = 0	10	20	50	mA
閉回路電圧利得	G _{VC}	1	V _i = 5 mV	43	46	49	dB
出力電力	P _O	1	THD = 10 %	3.7	4.2		W
全高調波歪率	THD	1	V _i = 5 mV		0.4	1.5	%
出力雑音電圧	V _{no}	1	R _g = 10 kΩ		0.5	1.2	mV
入力インピーダンス	Z _i				25		kΩ

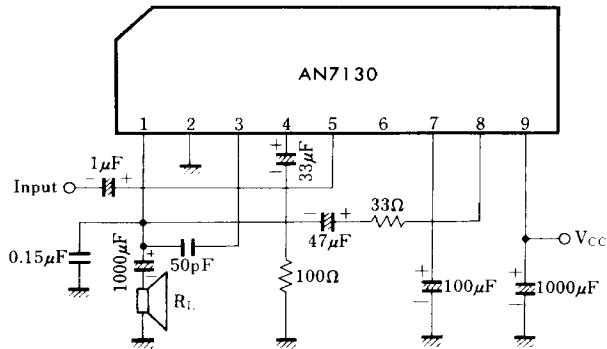


Test Circuit 1





■ 応用回路例 / Application Circuit



■ プリント板パターン例 / Printed Circuit Board Layout

